

The Delphion Integrated View

Other Views: INPADOC

Title:

JP55115383A2: BIAS CIRCUIT FOR LASER DIODE

Country:

JP Japan

Kind:

Inventor(s):

KITAYAMA TADAYOSHI NAGANO MUNEHIKO

Applicant/Assignee:

MITSUBISHI ELECTRIC CORP

News, Profiles, Stocks and More about this company

Issued/Filed Dates:

Inquire Regarding Licensing

Sept. 5, 1980 / Feb. 27, 1979

Application Number:

JP1979000022754

IPC Class:

H01S 3/096;

Priority Number(s):

Intelligence Reports

Feb. 27, 1979 JP1979000022754

Abstract:

Purpose: To stabilize a light output despite the change in the threshold current of a laser diode due to temperature change, by utilizing the voltage across the base and emitter of a transistor or the temperature characteristics of said voltage and the terminal voltage of the diode.

Constitution: A laser diode 1 is connected to the collector of a transistor 5 through a modulation signal input terminal 8. A resistor 9 whose resistance is set for temperature compensation is coupled to the emitter of the transistor. Bias resistors 10, 11 for the transistor 5 are coupled in parallel with the connected circuit including the transistor and the diode 1. The connection node of the resistors 10, 11 is connected to the base of the transistor 5. A DC power source 7 is coupled in parallel with the circuit including the transistor 5. Since the light output of the

including the transistor 5. Since the light output of the diode is stabilized by the temperature characteristic of the transistor circuit against the ambient temperature, the bias circuit is rendered simple and cheap

circuit is rendered simple and cheap. COPYRIGHT: (C)1980,JPO&Japio

Family:

Show known family members

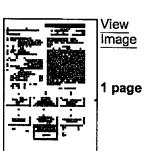
Other Abstract Info:

none

Foreign References:

No patents reference this one





(1) 日本国特許庁 (JP)

11 特許出願公開

⑫公開特許公報(A)

昭55-115383

f)Int. Cl.³H 01 S 3/096

識別記号

庁内整理番号 7377-5F 砂公開 昭和55年(1980)9月5日

発明の数 1 審査請求 未請求

(全 4 頁)

のレーザダイオードのパイアス回路

20特

1 昭54-22754

❷出

頁 昭54(1979)2月27日

⑩発 明 者 北山忠義

尼崎市南清水字中野80番地三菱 電機株式会社通信機製作所內 @発 明 者 長能宗彦

尼崎市南清水字中野80番地三菱 電機株式会社通信機製作所内

⑪出 願 人 三菱電機株式会社

東京都千代田区丸の内2丁目2

番3号

砂代 理 人 弁理士 葛野信一

外1名

明 細 書

1. 発明の名称

レーザダイオードのパイアス回路

2. 特許請求の範囲

(1) レーザダイオードに対し直列接続されると共になレーザダイオードのパイアス電流を制御するトランジスタと、このトランジスタのパイアス用抵抗と、上記トランジスタとレーザダイオードとの直列回路に直流電圧を供給する直流電源とパイアス電流の温度保数を接近させる接近手段を有するレーザダイオードのパイアス回路。

(2) 接近手段は、レーザダイオードのパイアス電流をトランジスタのコレクタから供給すると共にトランジスタのペースエミツタ間電圧の温度特性のみを用いるようにした特許請求の範囲第1項記載のレーザダイオードのパイアス回路。

(3) 接近手段は、レーザダイオードのパイアス電流をトランジスタのエミツタから供給すると共化トランジスタのペースエミツタ間電圧及びレーザ

ダイオードの塊子間電圧との温度特性を用いるよ りにした特許請求の範囲第 1 項記載のレーザダイ オードのパイアス回路。

(4)トランジスタを複数数に接続した特許請求の 範囲第1項ないし第3項のいずれかに記載のレー ザダイオードのパイアス回路。

3. 発明の詳細な説明

との発明はレーザダイオードのしきい値電流の 温度変化に対して光出力の安定化を行う回路に関 するものである。

従来この種の装置として第1回に示すものがあった。図において(1)はレーザダイオード、(2)は(1)を光学系収 大的に結合されたホトダイオード、(3)、(6)は抵抗、(4)は資算増幅器、(4c)は基準電圧供給端子、(6)はトランジスタ、(7)は電源、(8)は変調信号入力端子である。

次に動作について説明する。レーザダイオード(1)は一般にしきい値電流を越える電流を流すと発 扱を生じ、その光出力は駆動電流としきい値電流 の差に比例するが、しきい値電流の値が温度によ



(2)

特開昭55-115383(2)

従来のレーザダイオードパイアス国路は以上のように構成されているので、レーザダイオードの 先出力をホトダイオードで受光するための光学系 ⇒よびホトダイオード、演算増幅器を必要としレ ーザダイオードのパイアス回路が複雑、高価になる欠点を有する。

この発明は上記のような従来のものの欠点を除去するためになされたもので、トランジスタのペース・エミツタ間電圧あるいはトランジスタのペース・エミツタ間電圧とレーザダイオードの増子

(21

 $P_L = \eta_L (I_L - I_{TR})$

で表わされる。ととで『は発光効率を挟わし『AAの単位を有する。 Ina は固度変化に対して大きな変化を示し、その特性は

一方第2 図の回路においてレーザダイオードの 版流パイアス電流 ILはトランジスタの定数の温度 変化を考慮すると、

$$I_L = I_{L_0} + \triangle I_L \tag{3}$$

$$I_{L_0} = (\frac{R_t E}{R_t + R_t} - V_{BHO}) / R_s$$
 (4)

$$\Delta I_L = -\left(\frac{3 \, V_{BE}}{3 \, T}\right) \cdot \Delta T / R_s \tag{6}$$

で扱わされる。ととで II。 は基準値度におけるレーザダイオードパイアス電流で E は電原(f) の電圧、B、 B、 は抵抗(ii)、 ii) の抵抗値、 Vago、 Vioはそれぞれ基単温度に かけるトランシスタ(5) のペース・エミッタ側電圧 Vag の値。また、△II。 は基準温度か

7

間電圧の温度特性を用いてレーザダイオードの光 出力の安定化ができ、ホトダイオードも演算増編 器も用いない、簡便で低度なレーザダイオードパ イアス回路を提供することを目的としている。

レーザダイオード(1)の直流パイアス電流値を It とすると、 Itが レーザダイオードの発振したい値 電流 Itm より大きい場合レーザダイオードは発振 し、その先出力 Put



(6)

らの温度変化△T にともなりレーザダイオードバイアス電流の変化分で、 aVaz/aT、は Vazの温度係数である(一般に負の値を示す。)。

式(2)、(3) より ITH、IL は同じ符号の盗庭係数を有することが分る。したがつて、基準温度 T = Ti で両者の温度係数を一致させれば温度が Ti の近傍では ITH の変化で相信され (IL - ITH) の値をほぼ一定にでき式(1) で扱わされる光出力を選便変化に対して一定値に係つことができる。 T = Ti Ti Lと ITH の適度係数を一致させるには Rを R = - (a Vos / a T) / { (Ia / Ta) exp (Ti / Ta) } (6) に 数定すればよい (式(2)、(3) の過度 T = Ti に かけ

代表的数値例として JVsz/JTコー1.9 mV/c、 L= 0.84 mA、 L= 80.5 なのとき L= 298 な (20で) を基準運搬とする場合、式(6)より

る像分係数を箏しいとして得る。)。

R. = 6.2 D

を得る。とのとき T = 198 K (20t) 近傍にかける ILO ITH に対する不完全補償分△(IL — ITH)

$$\triangle(I_L - I_{TH}) = (I_L - I_{TH}) - (I_{L_1} - I_{TH_2})$$
 (7)



また祭 3 図のように、レーザダイオードの直流 パイァス電流 ILについて第 2 図のようにトランジスタ(6)の定数の温度変化の他にレーザダイオード(1)の定数の温度変化をも併せて考慮すると次のようになる。

なか第2図ではレーザダイオード(1)の直流パイフス電流 II が温度により左右されないような回路 板成である。

第3回の回路のようにレーザダイオード(1)の直 流パイアス電流がレーザダイオードの直座の影響 を受けるようにするとレーザダイオード(1)の直流 パイアス電流 IL 次のようになる。



(7)

$$I_{L_0} = \left(\frac{R_1 E}{R + R} - N \cdot \nabla_{RE_0} - \nabla_{f_0}\right) / R_e$$

$$\nabla I^{r} = -\left(N \cdot \frac{9L}{9\Lambda^{BE}} + \frac{9L}{9\Lambda^{1}}\right) \cdot \nabla L \setminus B^{*}$$

$$B_4 = -(N \cdot \frac{3V_{0S}}{2T} + \frac{3V_1}{2T}) / \{(I_0/I_0) \exp(I_1/I_4)\}$$

に設定される。

上記実施例ではトフンジスタは BPN 形トランジスタで説明したが、PNP 形トランジスタを用いる場合でもレーザダイオードおよび電源の復性を第2図、第3図、第5図と反対にすることにより全く同様に動作する。

以上のように、との発明によればトランジスタ 回路の温度特性利用してレーザダイオードの光出 力を周囲温度に対して安定化できるのでレーザダ イオードのパイアス回路が簡素かつ安価に得られ る利点がある。

4. 図面の簡単な説明

第1回は従来のレーザダイオードのパイアス国 路の原理を説明するための構成図を示す√、第2図



 $I_{1a} = \left(\frac{R_0 E}{R_1 + R_0} - V_{00} - V_{10} \right) / R_0$

$$\Delta I_{L} = -\left(\frac{\partial T}{\partial V_{BE}} + \frac{\partial T}{\partial V_{I}} \cdot \Delta T / R_{\bullet}\right) \tag{9}$$

よつて第2図の場合と同様にT=スィでアェとエォォ の 海皮係数を一致させるには R.を

代表的な数値例として 3♥11 /21 = 1.9 11 ♥/で、

JV:/JT=-0.9mV/セ、 I₀= 0.64mA、 I₀= 80.8 °K のとき I₁=298 °K(20セ) を基準とする場合、60式

R₄ = 9.2 Ωを得る。

また、第 6 図に示すようにダーリントン接続された複数段のトランジスタ(第 5 図では 2 段)を用いれば ILの選度係数を大きくでき回路設計の自由度が増す。光出力安定化の原理は第 3 図で説明したのと同じである。ただし、 B 段のトランジスタを接続する場合、 ILo、 △ IL、 R。 は



(8

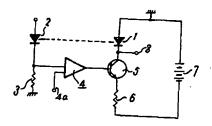
は本発明の一実施例を示す回路構成図、第3図、 第5図は本発明の他の実施例を示す回路構成図、 第4図は第1図、第2図、第5図の回路動作特性 を示す特性図である。

図中(1)はレーザダイオード、(6)、(0)、(10)は抵抗、 (5)、(2)はトランジスタ、(7)は直流電源である。

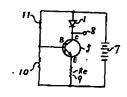
代理人 萬野信一(低か1名)



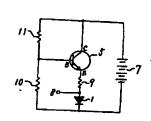




第2四



第3四



昭和 54年 5月 3日

特許序長官殿_

- 1. 事件の表示
- 特願的 54-22754号
- 2. 発明の名称
- レーザダイオードのパイアス回路
- 3. 補正をする者

事件。	<u>اره ا</u>	関係
	所	
K	你	(601)

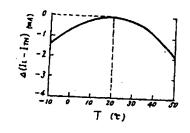
特許出版人 東京都干代DI区丸の内二丁目2番3号 三菱電機株式会社 代表者 超 魔 貞 和

4. 代 理 人 作 所

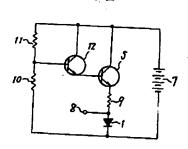
氏 名(6699)

東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 弁理士 第 (8 (2) 1244名 00(43)1695(1,740)





第 5 図



- 5. 補正の対象 明細書の発明の詳細を説明の概
- 補正の内容

~- 0	17_	打 正 前	訂 正後
2	18~1	(2)社(1)を	(2)はレーザダイオード(
5	16~17	' V₃₃₀, V₁₀ はそれそ れ	。と ^{ジーVa} zoは
5	18	V _{S m}	v _{a z}
, 6	17	6. B Q	6.8 Q
6	18	198%	2980K
7	8	198° <u>K</u>	298°K
7	14	電洗 I、が温度	知洗 Iz はレーザダイオ・
7	19	I. X	ドの定数の温度変化 I _I は次
8	2	$\Delta I_2 - (\frac{\partial V_{02}}{\partial T} + \frac{\partial V_f}{\partial T})$	$\Delta I_{b} = -(\frac{\partial \nabla_{b} z}{\partial T} + \frac{\partial \nabla_{f}}{\partial T})$
		· △T/Re	·AT/R•
•	7	L9mV/C	-1.8 m V/C
	:	•	以上